## PATENT ABSTRACTS OF JAPAN

(11)Publication number:

05-160437

(43)Date of publication of application: 25.06.1993

(51)Int.CI.

H01L 33/00

(21)Application number: 03-349964

(71)Applicant: TOYODA GOSEI CO LTD

(22)Date of filing:

09.12.1991

(72)Inventor: KOIDE NORIKATSU

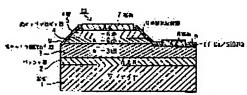
#### (54) LIGHT EMITTING ELEMENT OF GALLIUM NITRIDE SERIES COMPOUND **SEMICONDUCTOR**

(57) Abstract:

PURPOSE: To raise a light emitting efficiency by guiding a light to be leaked to a sidewall side in a light outputting direction in a blue light emitting diode using GaN series

compound semiconductor.

CONSTITUTION: A sectional shape along a light outputting direction by etching from an i-type layer 5 to an electrode forming surface of a high carrier concentration n+ type layer 3 except an electrode forming part of the layer 5 of a light emitting diode 10 is formed in a mesa (trapezoidal) shape with the electrode 7 part of the layer 5 as an upper bottom. An insulating reflecting layer 9 is formed on the surfaces of the layers 5, 3 and the mesa part except the electrode 7 of the layer 5 and an electrode 8 part of the layer 3 at opposite side to the light outputting direction. Thus, a light leakage to a sidewall side largely different from the light outputting direction of the diode 10 is eliminated, i.e., a light outputting efficiency of the layer 9 is raised.



#### **LEGAL STATUS**

[Date of request for examination] 26.12.1996 [Date of sending the examiner's decision of rejection] 10.07.2001

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 3423328 [Date of registration] 25.04.2003 [Number of appeal against examiner's decision of 2001-14013

rejection]

[Date of requesting appeal against examiner's decision 09.08.2001 of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

# (19)日本国特許庁(JP) (12) 公開特許公報(A)

FΙ

(11)特許出願公開番号

## 特開平5-160437

(43)公開日 平成5年(1993)6月25日

(51)Int.Cl.5

H01L 33/00

識別記号

庁内整理番号

E 8934-4M

C 8934-4M

技術表示箇所

審査請求 未請求 請求項の数1(全 5 頁)

(21)出願番号

特願平3-349964

(71)出願人 000241463

豊田合成株式会社

(22)出願日

平成3年(1991)12月9日

愛知県西春日井郡春日町大字落合字長畑1

番地

(72)発明者 小出 典克

愛知県西春日井郡春日町大字落合字長畑1

番地 豊田合成株式会社内

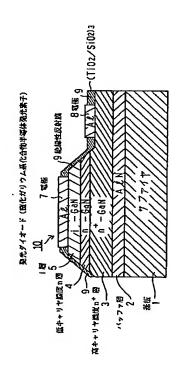
(74)代理人 弁理士 藤谷 修

### (54) 【発明の名称 】 窒化ガリウム系化合物半導体発光素子

#### (57)【要約】

【目的】 GaN 系の化合物半導体を用いた青色の発光 ダイオードにおいて、側壁側へ漏れる光を光取り出し方 向に導いて発光効率を上昇させること。

【構成】 発光ダイオード10はi層5の電極形成部分 を残しそのi層5側から高キャリヤ濃度n・層3の電極 形成面までエッチングを施して光取り出し方向に沿った 断面形状を上記 i 層5の電極7部分を上底とするメサ (台形) 形状とする。そして、光取り出し方向と反対側 でi層5の電極7及び高キャリヤ濃度n・層3の電極8 部分を除いて上記i層5、上記高キャリヤ濃度n・層3 及び上記メサ部分の表面に絶縁性反射膜9が形成され る。これにより、発光ダイオード10は光取り出し方向 と大きく異なる側壁側への光漏れがなくなり、即ち、絶 緑性反射膜9により光の取り出し効率が上昇する。



#### 【特許請求の範囲】

【請求項 1 】 n型の窒化ガリウム系化合物半導体(A l<sub>x</sub> Ga<sub>1-x</sub> N; X = 0を含む) から成る n 層と、p 型不純 物を添加したi型の窒化ガリウム系化合物半導体(Alx  $G_{a_{i-x}}N: X=0$ を含む)から成る i 層とを有する窒化 ガリウム系化合物半導体発光素子において、

前記i層の電極部分を残し該i層側から前記n層の電極 面までエッチングを施して光取り出し方向に沿った断面 形状を前記i層の電極部分を上底とするメサ(台形)形 状とし、光取り出し方向と反対側で前記 i 層及び前記 n 10 層のそれぞれの電極部分を除いて前記i層、前記n層及 び前記メサ形状部分の表面に絶縁性反射膜を形成して成 ることを特徴とする半導体発光素子。

#### 【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、青色発光の窒化ガリウ ム系化合物半導体発光素子に関する。

[0002]

【従来技術】従来、青色の発光ダイオードとして窒化ガ リウム(GaN) 系の化合物半導体を用いたものが知られ 20 ている。そのGaN 系の化合物半導体は直接遷移である ことから発光効率が高いこと、光の3原色の1つである 青色を発光色とすること等から注目されている。 図4 に 示したように、GaN 系の化合物半導体を用いた発光ダ イオード40は、サファイヤ基板41上に窒化アルミニ ウム(A1N) から成るバッファ層42が形成されてい る。そのバッファ層42上には、順に、GaN から成る 高キャリヤ濃度 n<sup>+</sup> 層43とGaN から成る低キャリヤ 濃度n層44及びGaN から成るi層45が形成されて いる。そして、i層45に接続するアルミニウム(A1) 30 で形成された電極47と高キャリヤ濃度n・層43に接 続するアルミニウムで形成された電極48とが形成され た構造をとっている。

#### [0003]

【発明が解決しようとする課題】とこで、上述の発光ダ イオード40はその側壁側への光漏れが多く、例え、サ ファイヤ基板41側に隣接させ集光レンズを配設したと してもその集光率が低いという問題があった。しかも、 発光ダイオード40のダイシングされた側壁側はチッピ ングが多く、例え、反射膜を施しても乱反射するだけで 40 発光効率を上昇させるには至らなかった。

【0004】本発明は、上記の課題を解決するために成 されたものであり、その目的とするところは、GaN 系 の化合物半導体を用いた青色の発光ダイオードにおい て、側壁側へ漏れる光を光取り出し方向に導いて発光効 率を上昇させることである。

[0005]

【課題を解決するための手段】上記課題を解決するため の発明の構成は、n型の窒化ガリウム系化合物半導体

不純物を添加した i 型の窒化ガリウム系化合物半導体 (Al, Ga., N; X = 0を含む) から成る i 層とを有す る窒化ガリウム系化合物半導体発光素子において、前記 i 層の電極部分を残し該 i 層側から前記 n 層の電極面ま でエッチングを施して光取り出し方向に沿った断面形状 を前記 i 層の電極部分を上底とするメサ(台形) 形状と し、光取り出し方向と反対側で前記 i 層及び前記 n 層の それぞれの電極部分を除いて前記i層、前記n層及び前 記メサ形状部分の表面に絶縁性反射膜を形成して成ると とを特徴とする。

[0006]

【作用及び効果】 i 層の電極部分を残しその i 層側から n層の電極面までエッチングを施して光取り出し方向に 沿った断面形状が上記 i 層の電極部分を上底とするメサ 形状とされる。そして、光取り出し方向と反対側で上記 i 層及び上記 n 層のそれぞれの電極部分を除いて上記 i 層、上記n層及び上記メサ形状部分の表面に絶縁性反射 膜が形成される。これにより、発光ダイオードは光取り 出し方向と大きく異なる側壁側への光漏れがなくなり、 即ち、絶縁性反射膜により光の取り出し効率(素子の光 強度)を上昇させることができた。

[0007]

【実施例】以下、本発明を具体的な実施例に基づいて説 明する。図1は本発明に係る発光ダイオード10を示し た縦断面図である。 発光ダイオード10は、サファイヤ 基板1を有しており、そのサファイヤ基板1に 500Aの A1N のバッファ層2が形成されている。そのバッファ 層2の上には、順に、n層である膜厚 2.2μm のGaN から成る高キャリヤ濃度n・層3と膜厚 1.5μm のGa N から成る低キャリヤ濃度n層4が形成されており、 更に、低キャリヤ濃度 n層 4の上に膜厚 0.1μm のGa N から成る i 層5が形成されている。そして、 i 層5 に接続するアルミニウムで形成された電極7と高キャリ ヤ濃度n・層3に接続するアルミニウムで形成された電 極8とが形成されている。更に、光取り出し方向と反対 側でi層5の電極7と高キャリヤ濃度n・層3の電極8 部分を除いてi層5、髙キャリヤ濃度n\*層3及びメサ (台形) 形状部分の表面に絶縁性反射膜9が形成されて いる。

【0008】次に、この構造の発光ダイオード10の製 造工程について、図2及び図3を参照して説明する。用 いられたガスは、NH」とキャリヤガスH、とトリメチ ルガリウム (Ga(CH,),) (以下、TMGと記す) とト リメチルアルミニウム (A1(CH<sub>3</sub>)<sub>3</sub>) (以下、TMAと 記す)とシラン(SiH,)とジエチル亜鉛(以下、DEZ と記す)である。先ず、有機洗浄及び熱処理により洗浄 したa面を主面とする単結晶のサファイヤ基板1をMO VPE装置の反応室に載置されたサセプタに装着する。 次に、常圧でH、を流速2 1/minで反応室に流しながら (Al<sub>x</sub>Ga<sub>1-x</sub>N;X=0を含む)から成るn層と、p型 50 温度1100℃でサファイヤ基板1を気相エッチングした。

次に、サファイヤ基板1の温度を 400°Cまで低下させ τ, H, &20 1/min, NH, &10 1/min, TMA &18μ mol/min で2分間供給して 500人の厚さのA1Nから成 るバッファ層2を形成した。次に、サファイヤ基板1の 温度を1150℃に保持し、H, を10 1/min、NH, を5 1 /min、TMGを 367 μ mol/min 、H, で1.3ppmまで希釈 したシラン(SiH.)ガスを320 ml/minの割合で10分間供 給し、膜厚 2.2μm 、キャリヤ濃度 1.5×101°/cm3のG aN から成る高キャリヤ濃度n・層3を形成した。続い て、サファイヤ基板 1 の温度を1150℃に保持し、H, を 10 20 1/min、NH<sub>3</sub> &10 1/min、TMG&1835μmol/min の割合で30分間供給し、膜厚 1.5µm 、キャリヤ濃度 1 ×10<sup>1</sup>/cm のGaN から成る低キャリヤ濃度 n層 4を形 成した。次に、サファイヤ基板1の温度を 900℃にし て、H<sub>2</sub> を20 1/min、NH<sub>3</sub> を101/min、TMGを 146. 8μmol/min 、DEZを 377.3μmol/min の割合で80秒 間供給して、 膜厚 0.1 m の GaN から成る i 層 5 を形 成した。このようにして、図2(a)に示したような多層 構造が得られた。

【0009】ととで、発光ダイオード10の発光領域 は、i層5の電極の上部及びその近傍に位置している。 図2(b) に示したように、この発光領域となるi層5上 にのみにSiO,から成るマスク11を5000人の厚さに形 成した。次に、図2(c)に示したように、RIE(React ive Ion Etching:反応性イオンエッチング法)により i 層5側から高キャリヤ濃度n\*層3に到達するまでエッ チングを実施した。尚、この場合、発光領域となる部分 をメサ型に形成するためには等方性エッチングが良い。 次に、図3(d) に示したように、マスク11を除去し、 真空度8×10<sup>7</sup>Torr、サファイヤ基板1の温度を 225℃ 30 図である。 に保持し、試料の上全面に、蒸着によりA1層12を30 00人の厚さに形成した。次に、図3(e) に示したよう に、A1層12の上にフォトレジスト13を塗布して、 フォトリソグラフィにより、そのフォトレジスト13が 高キャリヤ濃度 n・層 3 及び i 層 5 に対する電極部が残 るように、所定形状にパターン形成した。

【0010】上述の製造工程の後、図3(f) に示したよ ろに、フォトレジスト13によって覆われていないA1

層12の露出部を硝酸系エッチング液でエッチングし、 フォトレジスト13をアセトンで除去し、高キャリヤ濃 度n・層3の電極8、i層5の電極7を形成した。更 に、発光ダイオード10の光取り出し方向と反対側の上 記電極7, 8以外の表面部分に(TiO,/SiO,),から 成る6層の絶縁性反射膜9を各膜厚(TiO,,SiO,)が それぞれ 600人,822人となるように蒸着により形成し た。このようにして、図1に示したMIS (Metal Insul ator Semiconductor) 構造の窒化ガリウム系発光素子を 製造することができる。この後、電極7、8上にはんだ バンプを形成し、樹脂封止が実施される。

【0011】上述したように、発光ダイオード10の発 光領域は、i層5の電極7の上部及びその近傍に位置し ている。このi層5の電極7の上部及びその近傍から発 光された青色光は、i層5、高キャリヤ濃度n・層3及 びメサ形状部分の表面に形成された絶縁性反射膜9、主 として、メサ形状部分の表面に形成された絶縁性反射膜 9により光取り出し方向に反射される。これにより、発 光ダイオード10は光取り出し方向と大きく異なる側壁 20 側への光漏れがなくなり、光の取り出し効率が上昇す る。

#### 【図面の簡単な説明】

【図1】本発明の具体的な一実施例に係る発光ダイオー ドの断面構造を示した模式図である。

【図2】同実施例に係る発光ダイオードの製造工程にお ける断面構造を示した模式図である。

【図3】同実施例に係る発光ダイオードの製造工程にお ける断面構造を示した図2 に続く模式図である。

【図4】従来の発光ダイオードの断面構造を示した模式

#### 【符号の説明】

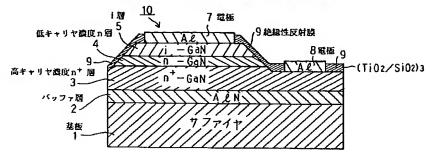
1-サファイヤ基板 2-バッファ層 3-髙キャ リヤ濃度 n・層

4-低キャリヤ濃度n層 5 - i 層 7,8-電極 9 - 絶縁性反射膜

10-発光ダイオード (窒化ガリウム系化合物半導体発 光素子)

【図1】

### 発光ダイオード (登化ガリウム系化合物半導体発光素子)

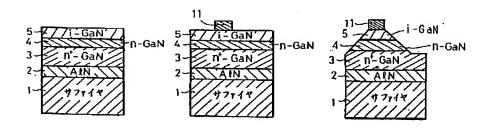


【図2】

(6)

(b)

**(**(3)

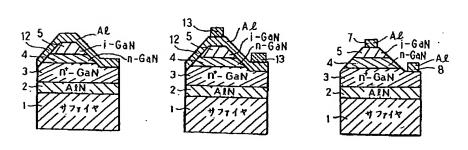


【図3】

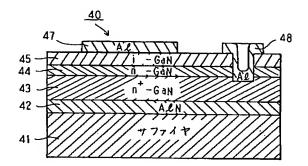
(b)

(8)

(f)



【図4】



【公報種別】特許法第17条の2の規定による補正の掲載 【部門区分】第7部門第2区分 【発行日】平成10年(1998)9月25日

【公開番号】特開平5-160437 【公開日】平成5年(1993)6月25日 【年通号数】公開特許公報5-1605 【出願番号】特願平3-349964 【国際特許分類第6版】

H01L 33/00

(FI)

H01L 33/00

E C

#### [手続補正書]

【提出日】平成8年12月26日

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】全文

【補正方法】変更

【補正内容】

【書類名】 明細書

【発明の名称】 窒化ガリウム系化合物半導体発光素子 【特許請求の範囲】

【請求項 1 】 n型の窒化ガリウム系化合物 ( $A1_x$  Ga  $_{1-x}$  N;X=0 を含む) から成る $\underline{\hat{n}}$  1 層と、p型不純物を添加した窒化ガリウム系化合物 ( $A1_x$  Ga  $_{1-x}$  N;X=0 を含む) から成る $\underline{\hat{n}}$  2 層とを有する窒化ガリウム系化合物半導体発光素子において、

前記第1層及び前記第2層上にそれぞれ形成された電極 を有し

少なくとも露出側壁面が絶縁膜で被覆されたことを特徴 とする窒化ガリウム系化合物半導体発光素子。

【請求項2】 <u>前記絶縁膜で被覆された前記露出側壁面は、エッチングされた面であることを特徴とする請求項</u> 1 に記載の窒化ガリウム系化合物半導体発光素子。

【請求項3】 <u>前記各電極間に少なくとも前記第2層の</u> 端面が位置することを特徴とする請求項1又は2に記載 の窒化ガリウム系化合物半導体発光素子。

【請求項4】 前記絶縁膜は前記電極の形成される前記 第1層のエッチングされた露出底面にも形成され、該露 出底面にて素子が分離されたことを特徴とする請求項1 に記載の窒化ガリウム系化合物半導体発光素子。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、青色発光の窒化ガリウム系化合物半導体発光素子に関する。

[0002]

【従来技術】従来、青色の発光ダイオードとして窒化ガ

リウム(GaN) 系の化合物半導体を用いたものが知られている。そのGaN 系の化合物半導体は直接遷移であることから発光効率が高いこと、光の3原色の1つである青色を発光色とすること等から注目されている。図4に示したように、GaN 系の化合物半導体を用いた発光ダイオード40は、サファイヤ基板41上に窒化アルミニウム(A1N) から成るバッファ層42が形成されている。そのバッファ層42上には、順に、GaN から成る高キャリヤ濃度 n・層43とGaN から成る低キャリヤ濃度 n層44及びGaN から成る p型不純物添加層45が形成されている。そして、p型不純物添加層45に接続するアルミニウム(A1)で形成された電極47と高キャリヤ濃度 n・層43に接続するアルミニウムで形成された電極48とが形成された構造をとっている。

[0003]

【発明が解決しようとする課題】ここで、上述の発光ダイオード40はその側壁から異物原子が各層に侵入し、素子特性を劣化させ、素子の信頼性、経年特性に問題があった。しかも、発光ダイオード40のダイシングされた側壁側はチッピングが多かった。

【0004】本発明は、上記の課題を解決するために成されたものであり、その目的とするところは、GaN 系の化合物半導体を用いた青色の発光ダイオードにおいて、側壁からの異物原子の侵入を防止して、素子特性の劣化を防止し、素子の信頼性を向上させ、経年特性を安定化することである。

[0005]

【課題を解決するための手段】請求項1の発明は、n型の窒化ガリウム系化合物 (Al、Ga,-、N;X=0 を含む)から成る第1層と、p型不純物を添加した窒化ガリウム系化合物 (Al、Ga,-、N;X=0 を含む) から成る第2層とを有する窒化ガリウム系化合物半導体発光素子において、第1層及び第2層上にそれぞれ形成された電極を有し、少なくとも露出側壁面が絶縁膜で被覆されたことを特徴

とする。請求項2の発明は、絶縁膜で被覆された露出側壁面は、エッチングされた面であることを特徴とし、請求項3の発明は、各電極間に少なくとも第2層の端面が位置することを特徴とする。さらに、請求項4の発明は、絶縁膜は電極の形成される第1層のエッチングされた露出底面にも形成され、該露出底面にて素子が分離されたことを特徴とする。

[0006]

【作用及び効果】請求項1の発明では、第1層及び第2層上にそれぞれ形成された電極を有し、少なくとも露出側壁面を絶縁膜で被覆したので、各層の側壁や各層の接合部から異物原子が層内に侵入することが防止される結果、層間の電流リークが防止され、素子の信頼性が向上すると共に経年劣化が防止される。請求項2の発明では、絶縁膜によりエッチング面が保護され、請求項3の発明では、各電極間に存在する少なくとも第2層の端面が保護される第1層のエッチングされた露出底面にも形成される第1層のエッチングされた露出底面にも形成され、電極形成面に対する異物の侵入が防止され、素子の信頼性が向上すると共に絶縁膜で覆われた状態で素子を切断するので素子に欠陥を与えることがない。

[0007]

【実施例】以下、本発明を具体的な実施例に基づいて説 明する。図1は本発明に係る発光ダイオード10を示し た縦断面図である。発光ダイオード10は、サファイヤ 基板1を有しており、そのサファイヤ基板1に 500Aの AIN のバッファ層2が形成されている。そのバッファ 層2の上には、順に、第1層である膜厚 2.2μm のGa N から成る高キャリヤ濃度 n・層3 と 膜厚 1.5μm の GaN から成るノンドープの低キャリヤ濃度 n層4が形 成されており、更に、低キャリヤ濃度 n 層 4 の上に膜厚 0.1μm のGaN から成る<u>第2層であるp型不純物</u>添加 層5が形成されている。そして、<u>p型不</u>純物添加層5に 接続するアルミニウムで形成された電極7と髙キャリヤ 濃度n<sup>+</sup> 層3に接続するアルミニウムで形成された電極 8とが形成されている。更に、光取り出し方向と反対側 でp型不純物添加層5の電極7と高キャリヤ濃度n・層 3の電極8部分を除いて<u>p型不純物添加</u>層5、髙キャリ ヤ濃度 n ・ 層 3 及びメサ (台形) 形状部分の表面に絶縁 膜9が形成されている。

【0008】次に、この構造の発光ダイオード10の製造工程について、図2及び図3を参照して説明する。用いられたガスは、NH、とキャリヤガスH、とトリメチルガリウム(Ga(CH,),)(以下、TMGと記す)とトリメチルアルミニウム(A1(CH,),)(以下、TMAと記す)とシラン(SiH,)とジエチル亜鉛(以下、DE2と記す)である。先ず、有機洗浄及び熱処理により洗浄したa面を主面とする単結晶のサファイヤ基板1をMOVPE装置の反応室に載置されたサセプタに装着する。次に、常圧でH、を流速2 1/minで反応室に流しながら

温度1100℃でサファイヤ基板 1 を気相エッチングした。 次に、サファイヤ基板1の温度を 400℃まで低下させ て、H, を20 1/min、NH, を10 1/min、TMAを184 mol/min で2分間供給して 500Åの厚さのA1Nから成 るバッファ層2を形成した。次に、サファイヤ基板1の 温度を1150℃に保持し、H, を10 l/min、NH, を5 ] /min、TMGを 367μmol/min 、H。 で1.3ppmまで希釈 したシラン(SiH,)ガスを320 ml/minの割合で10分間供 給し、膜厚 2.2μm 、キャリヤ濃度 1.5×10<sup>18</sup>/cm<sup>3</sup>のG aN から成るシリコンドープの高キャリヤ濃度n・層3 を形成した。続いて、サファイヤ基板 1 の温度を1150℃ に保持し、H2 を20 1/min、NH3を10 1/min、TMG を1835µmol/min の割合で30分間供給し、膜厚 1.5µm 、キャリヤ濃度 1×10''/cm'のGaN から成るノンド ープの低キャリヤ濃度n層4を形成した。次に、サファ イヤ基板 1 の温度を 900℃にして、H, を20 1/min、N H,  $\epsilon$ 101/min、 TMGを 146.8 $\mu$ mol/min 、 DEZを 377.3μmol/min の割合で80秒間供給して、膜厚 0.1μm のGaN から成るp型不純物添加層5を形成した。と のようにして、図2(a)に示したような多層構造が得ら れた。

【0009】 ことで、発光ダイオード10の発光領域 は、<u>p型不純物添加</u>層5の電極の上部及びその近傍に位 置している。図2(b) に示したように、この発光領域と なる<u>p型不純物添加</u>層5上にのみにSiO,から成るマス ク11を5000Aの厚さに形成した。次に、図2(c)に示 したように、RIE(Reactive Ion Etching:反応性イオ ンエッチング法)により<u>p型不純物添加</u>層5側から高キ ャリヤ濃度n<sup>・</sup>層3に到達するまでエッチングを実施し た。尚、この場合、発光領域となる部分をメサ型に形成 するためには等方性エッチングが良い。次に、図3(d) に示したように、マスク11を除去し、真空度8×10<sup>7</sup> Torr、サファイヤ基板1の温度を 225°Cに保持し、試料 の上全面に、蒸着によりA1層12を3000Aの厚さに形 成した。次に、図3(e)に示したように、A1層12の 上にフォトレジスト13を塗布して、フォトリソグラフ ィにより、そのフォトレジスト13が高キャリヤ濃度n ・層3及び<u>p型不純物添加</u>層5に対する電極部が残るよ うに、所定形状にパターン形成した。

【0010】上述の製造工程の後、図3(f) に示したように、フォトレジスト13によって覆われていないA1層12の露出部を硝酸系エッチング液でエッチングし、フォトレジスト13をアセトンで除去し、高キャリヤ濃度n・層3の電極8、p型不純物添加層5の電極7を形成した。更に、発光ダイオード10の光取り出し方向と反対側の上記電極7、8以外の表面部分に(TiO,/SiO,)から成る6層の<u>絶縁膜</u>9を各膜厚(TiO,SiO,)がそれぞれ600人,822人となるように蒸着により形成した。このようにして、図1に<u>示した構造</u>の窒化ガリウム系発光素子を製造することができる。この後、電

極7,8上にはんだパンプを形成し、樹脂封止が実施される。

【0011】上述したように、発光ダイオード10の発光領域は、p型不純物添加層5の電極7の上部及びその近傍に位置している。上記の絶縁膜9によりp型不純物添加層5、ノンドーブの低キャリア濃度 n層4、シリコンドーブの高キャリア濃度 n・層3のエッチングされた側壁が覆われ、各層の側壁から各層への異物原子の侵入が防止される。又、絶縁膜9は電極8を除く高キャリア濃度 n・層3の露出部分を覆っているので、このエッチングされた底面からの異物原子の高キャリア濃度 n・層3への侵入が防止される。従って、素子の信頼性が向上し、素子の経年劣化が防止される。又、絶縁膜9で覆われた状態で素子を切断するので、素子に欠陥を与えることがない。

#### 【図面の簡単な説明】

【図1】本発明の具体的な一実施例に係る発光ダイオードの断面構造を示した模式図である。

【図2】同実施例に係る発光ダイオードの製造工程における断面構造を示した模式図である。

(a)

\*【図3】同実施例に係る発光ダイオードの製造工程における断面構造を示した図2に続く模式図である。

【図4】従来の発光ダイオードの断面構造を示した模式 図である。

#### 【符号の説明】

- 1-サファイヤ基板
- 2-バッファ層
- 3 髙キャリヤ濃度 n \* 層 (第1層)

(0)

- 4-低キャリヤ濃度 n層
- 5~<u>p型不純物添加層</u>(第2層)
- 7,8-電極
- 9-絶縁膜
- 10-発光ダイオード (窒化ガリウム系化合物半導体発 光素子)

#### 【手続補正2】

【補正対象書類名】図面

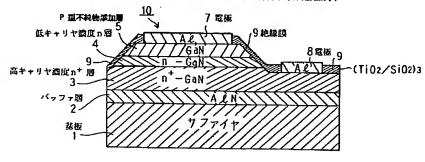
【補正対象項目名】全図

【補正方法】変更

【補正内容】

【図1】

発光ダイオード (設化ガリウム系化合物半導体発光素子)



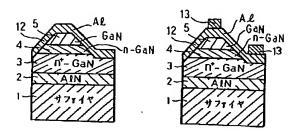
【図2】

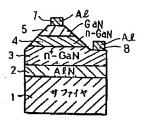
(b)

 【図3】

(9)

(f)





【図4】

(d)

